

# 正誤情報

このたびは森北出版株式会社発行の書籍をお買い求めいただき、誠にありがとうございました。下記の書籍につきまして誤りのある箇所がございましたので、お詫びし訂正させていただきます。

2014年7月25日 森北出版株式会社 生産マネジメント部

## タイトル

# 図解 VHDL実習（第2版）

## 正誤対象

お手持ちの書籍の刷数をお調べのうえ、下の表をご覧ください。正誤表内の一番左に「対応刷数」という列がございます。該当する刷数の訂正情報をご参照下さい。

なお、刷数につきましては下記「刷数の調べ方」をご参照ください。

お持ちの本の刷数	
1	対応刷数 1 より 3 をご参照ください
2	対応刷数 2 より 3 をご参照ください
3	対応刷数 3 をご参照ください
それ以降	現在把握している訂正情報はございません

## 刷数の調べ方

本の一番後ろのページ(広告等除く)に下図のようなページがございます。ご参照いただき、お持ちの本の刷数をお調べください。



日付の最も新しい行に記載された数字がお持ちの本の刷数となります

対応刷数	頁	行数, 図・表・式番号	誤	正																																								
1	7	図 1.11	図上部 CPLD/FPGA	ASIC																																								
3	64	図 3.1	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0	0	1	1	0	0	0	0	1	1	1	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td><u>0</u></td> <td>1</td> <td>0</td> </tr> <tr> <td><u>1</u></td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0	0	<u>0</u>	1	0	<u>1</u>	0	0	1	1	1										
A	B	F																																										
0	0	0																																										
1	1	0																																										
0	0	0																																										
1	1	1																																										
A	B	F																																										
0	0	0																																										
<u>0</u>	1	0																																										
<u>1</u>	0	0																																										
1	1	1																																										
1	71	図 3.15	図右下 ( <u>上位ビット</u> to <u>下位ビット</u> );	( <u>下位ビット</u> to <u>上位ビット</u> );																																								
2	76	下から 4行目	選択された処理は, シーケンシャルに実行されます.	削除																																								
2	77	図 3.23 図 3.24	順次処理	処理 (全部で 6 箇所)																																								
2	78	1行目	順次処理	処理																																								
2	78	図 3.26	順次処理	処理 (全部で 6 箇所)																																								
1	78	下から 9行目	…選択信号 <i>S</i> が 1 のときは…	…選択信号 <i>S</i> が <u>0</u> のときは…																																								
1	90	図 3.36	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>D</th> <th>B_O</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>0</td> </tr> </tbody> </table>	A	B	D	B_O	0	0	0	0	0	1	1	1	1	0	1	1	1	1	0	0	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>D</th> <th>B_O</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td><u>0</u></td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> <td>0</td> </tr> </tbody> </table>	A	B	D	B_O	0	0	0	0	0	1	1	1	1	0	1	<u>0</u>	1	1	0	0
A	B	D	B_O																																									
0	0	0	0																																									
0	1	1	1																																									
1	0	1	1																																									
1	1	0	0																																									
A	B	D	B_O																																									
0	0	0	0																																									
0	1	1	1																																									
1	0	1	<u>0</u>																																									
1	1	0	0																																									
2	103	リスト 3.29	▼リスト 3.29 3ビット一致回路のコード (記述構造)	▼リスト 3.29 3ビット一致回路のコード (構造記述)																																								

3	128	図 4.26(a)		
3	128	図 4.27		
2	141	演習問題 4.1	ただし、 <i>JK-FF</i> の <i>RESET</i> 端子は、同期式リセットとする。	削除
2	141	リスト 4.22 6 行目	Port ( J,K,CLK,RESET : in std_logic ;	Port ( J,K,CLK,ENABLE : in std_logic ;
2	141	図 4.33	<i>RESET</i>	<i>ENABLE</i>
2	221	4.1	④RESET	④ENABLE