

デジタル電子回路 正誤表

本書の内容に以下の誤りがございました。お詫びして訂正いたします。

お手持ちの本の「刷数」とこの表の「該当刷数」が一致する箇所をご参照ください。お手持ちの本の「刷数」の調べ方は[こちら](#)

(2025年4月18日更新)

該当刷数	頁	行数など	誤	正
1	41	下から 3~2行目	…，太線で区切った4 × 4 の表の左右端も隣接とみなすことに注意してほしい。このように，4 × 4 の表単位で上下端，左右端に隣接関係が現れる [†] 。	…，太線で折り返して4 × 4 の表どうしを重ねた状態も隣接とみなすことに注意してほしい。このように，4 × 4 の表単位で隣接関係が現れる [†] 。
1	103	2行目	…，一般には次節で説明する…	…，一般には次項で説明する…
1	140	解図 4.7	右のように修正	
1	140	1行目	とまとめられる．よって $Z = \overline{AC} + \overline{ACD} + \overline{ABDE}$ となる．	または， \overline{BCDE} とまとめられる．よって $Z = \overline{AC} + \overline{ACD} + \overline{ABDE}$ または $Z = \overline{AC} + \overline{ACD} + \overline{BCDE}$ となる．
1	144	7.2 解図 7.2(3)	$\begin{array}{r} 10110 \\ -) 1001 \\ \hline 1101 \end{array}$	$\begin{array}{r} 10111 \\ -) 1001 \\ \hline 1110 \end{array}$