

『高位合成による FPGA 回路設計』 補足資料 (2022/7/25)

5-3 Vitis AI 環境の構築

p.161, ビルド実行前に追加の手順が必要です。「下記のコマンドで, ビルドを開始します。」の前に, 以下の操作を行ってください.

下記サイトから“ZYNQMP の共通イメージ (TAR/GZIP - 977.56 MB) ”, ファイル名"xilinx-zynqmp-common-v2020.1.tar.gz"をダウンロードします.

<https://japan.xilinx.com/support/download/index.html/content/xilinx/ja/downloadNav/embedded-platforms/archive-vitis-embedded.html>

任意のディレクトリで展開し, その中の rootfs.ext4.gz を解凍します. このディレクトリまでのパスを EDGE_COMMON_SW に設定します.

```
$ tar -zxf xilinx-zynqmp-common-v2020.1.tar.gz
```

```
$ cd xilinx-zynqmp-common-v2020.1
```

```
$ gunzip rootfs.ext4.gz
```

```
$ export EDGE_COMMON_SW=`pwd`
```