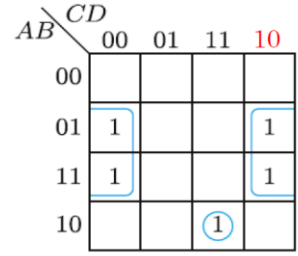
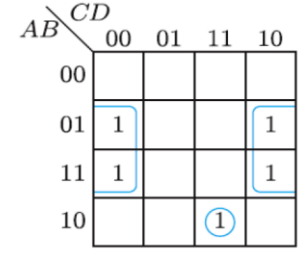
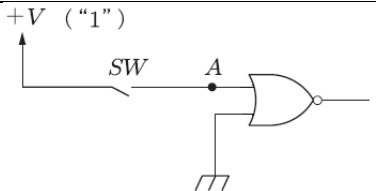
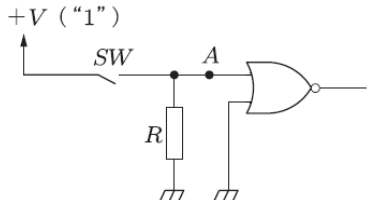


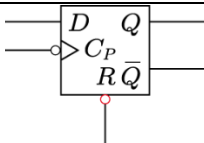
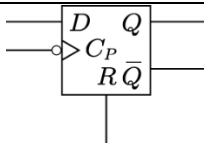
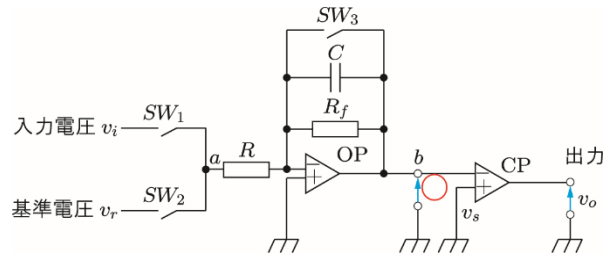
## 図解 論理回路入門 正誤表

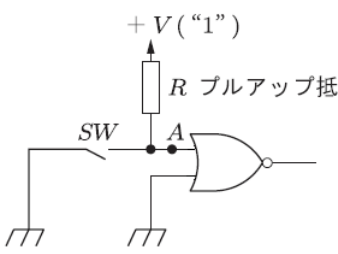
本書の内容に以下の誤りがございました。お詫びして訂正いたします。

お手持ちの本の「刷数」とこの表の「該当刷数」が一致する箇所をご参照ください。お手持ちの本の「刷数」の調べ方は[こちら](#)

(2023年6月28日更新)

該当刷数	頁	行数など	誤	正
1,2,3	30	図 3.14(b)	右のように (01→10) ( $\bar{C} \rightarrow \bar{D}$ )	 $F = A \cdot \bar{B} \cdot C \cdot D + B \cdot \bar{D}$
4			右のように ( $\bar{C} \rightarrow \bar{D}$ )	 $F = A \cdot \bar{B} \cdot C \cdot D + B \cdot \bar{D}$
1	45	図 4.13	右のように (NAND でなく NOR)	
1	45	図 4.14	右のように (NAND でなく NOR)	

該当刷数	頁	行数など	誤	正												
1	78	表 6.4	右のように	<table border="1"> <thead> <tr> <th><math>T</math></th> <th><math>Q^{t+1}</math></th> <th><math>\overline{Q^{t+1}}</math></th> <th>動作</th> </tr> </thead> <tbody> <tr> <td>0</td> <td><math>Q^t</math></td> <td><math>\overline{Q^t}</math></td> <td>保持</td> </tr> <tr> <td>1</td> <td><math>\overline{Q^t}</math></td> <td><math>Q^t</math></td> <td>反転</td> </tr> </tbody> </table>	$T$	$Q^{t+1}$	$\overline{Q^{t+1}}$	動作	0	$Q^t$	$\overline{Q^t}$	保持	1	$\overline{Q^t}$	$Q^t$	反転
$T$	$Q^{t+1}$	$\overline{Q^{t+1}}$	動作													
0	$Q^t$	$\overline{Q^t}$	保持													
1	$\overline{Q^t}$	$Q^t$	反転													
1,2,3	82	図 6.35														
1	83	図 6.36	(図右下) 10kΩ	330Ω (2箇所)												
1	83	図 6.37	(図右下) 10kΩ × 4	330Ω × 4												
1,2,3	136	図 11.17	右のように修正 (○の位置にあった $v_b$ の削除)													
1,2,3	136	下から 3行目	…端子 $b$ の電位 $v_b$ として現れる. $v_b$ が負になっているのは…	…端子 $b$ の電位として現れる. この値が負になっているのは…												
1,2,3	137	2行目	このとき, $t_1$ 時間が経過したとすれば, …	そして, $t_1$ 時間が経過したときの端子 $b$ の電位を $v_b$ とすれば, …												
1,2,3	137	式 (11.8)	$v_b = -v_r \frac{nT}{RC}$	$0 = v_b - v_r \frac{nT}{RC}$												
1,2,3	137	式 (11.9)	$-v_i \frac{NT}{RC} = -v_r \frac{nT}{RC} \text{ より, } n = \frac{v_i}{v_r} N$	$v_i \frac{NT}{RC} = -v_r \frac{nT}{RC} \text{ より, } n = -\frac{v_i}{v_r} N$												
1,2,3	137	下から 4行目	式 (11.9) において, 基準電圧…	式 (11.9) において, 負の基準電圧…												

該当刷数	頁	行数など	誤	正
1	156	4.7 の図	右のように (NAND でなく NOR)	 <p>The diagram shows a NOR gate with two inputs. The top input is connected to a switch labeled 'SW' and a pull-up resistor labeled 'R' connected to a voltage source '+V("1")'. The bottom input is connected to ground. The output of the gate is shown on the right. The text 'R プルアップ抵抗' is placed next to the resistor.</p>